

PAT-NO: JP362186627A

DOCUMENT-IDENTIFIER: JP 62186627 A

TITLE: INTERFERENCE COMPENSATING DEVICE BETWEEN CROSS
POLARIZED WAVES

PUBN-DATE: August 15, 1987

INVENTOR-INFORMATION:
NAME
KOBAYASHI, KENZO

ASSIGNEE-INFORMATION:
NAME COUNTRY
FUJITSU LTD N/A

APPL-NO: JP61028206

APPL-DATE: February 12, 1986

INT-CL (IPC): H04J011/00

ABSTRACT:

PURPOSE: To miniaturize the titled device by applying the output of the 1st and 2nd transversal equalizers splittingly to the 2nd and 1st transversal equalizers via the 1st and 2nd inter-cross polarized wave interference compensation circuits each comprising a weighting circuit.

CONSTITUTION: The amplitude and phase of the output of the 1st and 2nd transversal equalizers 11, 14 fed to the 1st and 2nd inter-cross polarized wave interference compensation circuits 13, 12 are controlled by weighting circuits 1301~1304, 1201~1204 and fed to corresponding adders 1409~1412, 1109~1112 splittingly to compensate V and H polarized wave components. Thus, the V and H polarized waves outputted in this way have

minimized waveform

distortion and H and V polarized components. Since the compensation circuits

12, 13 are formed by the weighting circuits only, the inter-cross polarized

wave interference compensation device is miniaturized.

COPYRIGHT: (C)1987, JPO&Japio

1201～1204で制御した後に対応する加算器に分散して加えて、V偏波に含まれるH偏波成分、H偏波に含まれるV偏波成分をそれぞれ補償する様にした。

そこで、交差偏波間干渉補償回路は重み付け回路のみで構成されるので装置が小型化される。

(実施例)

第2図は本発明の実施例のブロック図を示すが、全図を通じて同一記号は同一対象物を示す。

図に示す様に、H偏波成分を持ったV偏波の受信信号は第1のトランスバーサル等化器11内のタップ付き遅延回路1105～1107、重み付け回路1101～1104及び加算器1108を用いてV偏波の部分が等化され、制御信号発生回路15と第2の交差偏波間干渉補償回路13に加えられる。

同様に、V偏波成分を持ったH偏波の受信信号は第2のトランスバーサル等化器14内のタップ付き遅延回路1405～1407、重み付け回路1401～1404及び加算器1408を用いてH偏波の部分が等化され、

制御信号発生回路15と第1の交差偏波間干渉補償回路12に加えられる。

ここで、第1、第2の交差偏波干渉補償回路13、12に加えられた第1、第2のトランスバーサル等化器11、14の出力の振幅と位相は、それぞれ重み付け回路1301～1304、1201～1204で制御されて対応する加算器1409～1412、1109～1112に分散して加えられてV偏波成分とH偏波成分が補償されるので、出力されるV偏波、H偏波は波形歪やH偏波成分、V偏波成分は最小となる。

尚、上記の重み付け回路1101～1104、1401～1404と1301～1304、1201～1204は制御信号発生回路15よりの制御信号で制御されるが、この制御時定数Tとトランスバーサル等化器11、14の制御時定数T'との関係を $T \neq T'$ とすることにより制御ループを独立にすることができる。

(発明の効果)

上記で詳細に説明した様に、交差偏波間干渉補償回路として重み付け回路のみを具備すればよい

ので、交差偏波間干渉補償装置の小型化が可能になると云う効果がある。

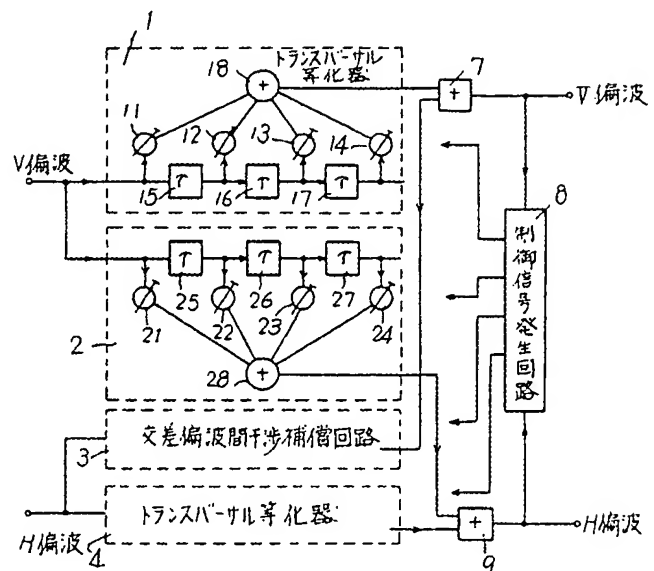
4. 図面の簡単な説明

- 第1図は本発明の原理ブロック図、
- 第2図は本発明の実施例のブロック図、
- 第3図は従来例のブロック図、
- 第4図は別の従来例のブロック図、

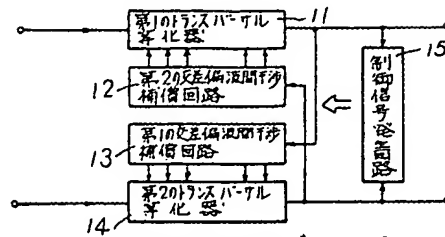
図において、

- 11は第1のトランスバーサル等化器、
- 12は第2の交差偏波間干渉補償回路、
- 13は第1の交差偏波間干渉補償回路、
- 14は第2のトランスバーサル等化器、
- 15は制御信号発生回路を示す。

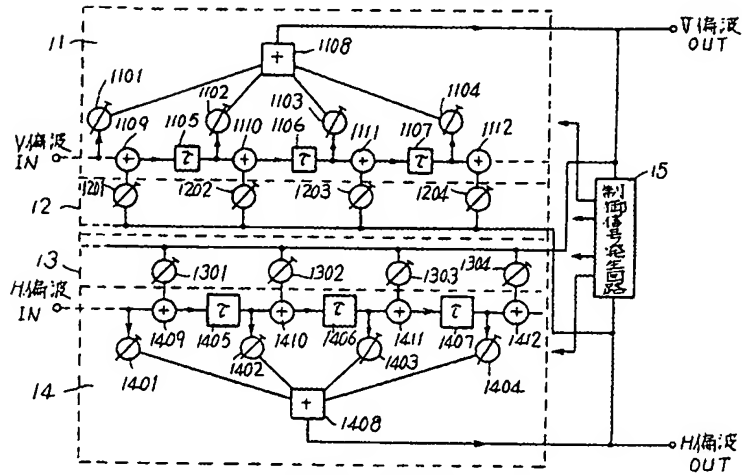
代理人 弁理士 井 街 貞一



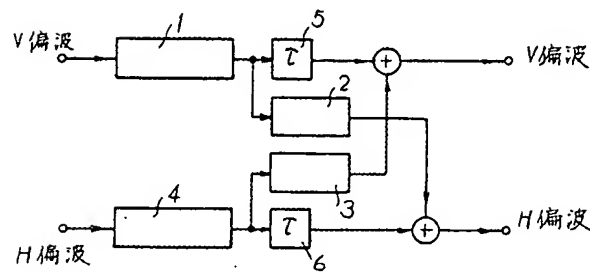
従来例のブロック図
第3図



本発明の原理ブロック図
第1図



本発明の実施例のブロック図
第2図



別の従来例のブロック図
第4図